

PIN	Type	Function	i.MX6 Pad Name	Alternate functions	GPIO	Description (refer to i.MX6 Dual manuals for details)
184	3V3	EIM_DA0	EIM_DA0	EIM_AD00 IPU1_DISP1_DATA09 IPU1_CSI1_DATA09 SRC_BOOT_CFG00 EPDC_SDCLK_N	GPIO3[0]	
185	3V3	EIM_DA1	EIM_DA1	EIM_AD01 IPU1_DISP1_DATA08 IPU1_CSI1_DATA08 SRC_BOOT_CFG01 EPDC_SDLE	GPIO3[1]	
186	3V3	EIM_DA2	EIM_DA2	EIM_AD02 IPU1_DISP1_DATA07 IPU1_CSI1_DATA07 SRC_BOOT_CFG02 EPDC_BDR0	GPIO3[2]	
187	3V3	EIM_DA3	EIM_DA3	EIM_AD03 IPU1_DISP1_DATA06 IPU1_CSI1_DATA06 SRC_BOOT_CFG03 EPDC_BDR1	GPIO3[3]	
188	3V3	EIM_DA4	EIM_DA4	EIM_AD04 IPU1_DISP1_DATA05 IPU1_CSI1_DATA05 SRC_BOOT_CFG04 EPDC_SDCE0	GPIO3[4]	
189	3V3	EIM_DA5	EIM_DA5	EIM_AD05 IPU1_DISP1_DATA04 IPU1_CSI1_DATA04 SRC_BOOT_CFG05 EPDC_SDCE1	GPIO3[5]	
190	3V3	EIM_DA6	EIM_DA6	EIM_AD06 IPU1_DISP1_DATA03 IPU1_CSI1_DATA03 SRC_BOOT_CFG06 EPDC_SDCE2	GPIO3[6]	
191	3V3	EIM_DA7	EIM_DA7	EIM_AD07 IPU1_DISP1_DATA02 IPU1_CSI1_DATA02 SRC_BOOT_CFG07 EPDC_SDCE3	GPIO3[7]	
192	3V3	EIM_DA8	EIM_DA8	EIM_AD08 IPU1_DISP1_DATA01 IPU1_CSI1_DATA01 SRC_BOOT_CFG08 EPDC_SDCE4	GPIO3[8]	
193	3V3	EIM_DA9	EIM_DA9	EIM_AD09 IPU1_DISP1_DATA00 IPU1_CSI1_DATA00 SRC_BOOT_CFG09 EPDC_SDCE5	GPIO3[9]	
194	3V3	EIM_DA10	EIM_DA10	EIM_AD10 IPU1_DI1_PIN15 IPU1_CSI1_DATA_EN SRC_BOOT_CFG10 EPDC_DATA01	GPIO3[10]	
195	3V3	EIM_DA11	EIM_DA11	EIM_AD11 IPU1_DI1_PIN02 IPU1_CSI1_HSYNC SRC_BOOT_CFG11 EPDC_DATA03	GPIO3[11]	
196	3V3	EIM_DA12	EIM_DA12	EIM_AD12 IPU1_DI1_PIN03 IPU1_CSI1_VSYNC SRC_BOOT_CFG12 EPDC_DATA02	GPIO3[12]	
197	3V3	EIM_DA13	EIM_DA13	EIM_AD13 IPU1_DI1_D0_CS SRC_BOOT_CFG13 EPDC_DATA13	GPIO3[13]	
198	3V3	EIM_DA14	EIM_DA14	EIM_AD14 IPU1_DI1_D1_CS SRC_BOOT_CFG14 EPDC_DATA14	GPIO3[14]	
199	3V3	EIM_DA15	EIM_DA15	EIM_AD15 IPU1_DI1_PIN01 IPU1_DI1_PIN04 SRC_BOOT_CFG15 EPDC_DATA09	GPIO3[15]	
200	GND	GND				